

仕様		
<b>SOC</b>	Altera's Cyclone V 5CSXFC4. Dual ARM Cortex A9 HPS + 40K LUT FPGA	
<b>HPS RAM</b>	512MB DDR3 RAM with ECC support	
<b>HPS Flash</b>	16MB QSPI Flash	
<b>FPGA RAM</b>	256MB DDR3	
<b>オンボード ペリフェラル</b>	10/100/1000 Ethernet PHY 4 Port USB HUB	
<b>Qseven エッジコネクタ</b>	<p><b>Qsevenエッジコネクタインターフェイス:</b>            Cyclone V HPS側:            10/100/1000 Ethernet PHY x1,            USB Host2.0 x4,            CAN x1,            SD/MMC port x1,            I2C x2, SPIx1,            UART x2,            WDOG, GPIOs</p> <p><b>FPGA high speed Transceivers側:</b>            PCIe Gen1 x 4lane            SATA x 1 Port - FPGA ソフト IP</p> <p><b>FPGA IOs側:</b>            LVDS x 2 ポート FPGA soft IP (23 SE IOs)経由            AC97/12S Audio FPGA soft IP (5 SE IOs)経由            FPGA IOs (8 SE IOs)            PWM FPGA soft IP経由</p> <p>注1: FPGA ソフト IPは、デフォルトでは含まれません。ハードウェアの接続のみ提供されております。            注2: HPS – Hard Processor System; SE IO – Single ended IOs</p>	<p>下記バーツ番号でお問い合わせください。            (サンプル)            iW-G17M-Q702-3E512M-S000G-LID            iW-G17M-Q702-3E512M-S000G-WID</p> <p>(量産)            iW-G17M-Q702-3E512M-S000G-BID</p>
<b>拡張コネクタ</b>	<p><b>拡張コネクタインターフェイス:</b>  <b>FPGA側:</b>            9 TX LVDS Pairs 若しくは 18 SE IOs.            11 RX LVDS Pairs 若しくは 22 SE IOs.            5 シングルエンド IOs.            SMBUS 若しくは 2 SE IOs</p> <p><b>FPGA専用clock IOs:</b>            General Purpose clock Inputs - 2 LVDS or 2 SE            General Purpose clock Outputs - 1 LVDS or 2 SE</p>	<p>キャリアボードとの組み合せによる開発プラットフォーム</p> <p>Altera Cyclone V SOC 開発キット            Rainbow G17D (Linux 3.10)            Rainbow G17D (WEC7)</p>
<b>部品温度範囲</b>	-40°C to +85°C	
<b>形状</b>	70mm x 70mm. Qseven R2.0 互換	
<b>提供する Linuxデバイスドライバ</b>	512MB HPS DDR3, Console UART, Data UART, Standard SD (boot), CAN, I2C, Ethernet, USB2.0 Host, 800x480 LVDS display IF, RTC, Capacitive touch (I2C), GPIO, SMP support	
<b>提供する WEC7デバイスドライバ</b>	512MB HPS DDR3, Console UART, Data UART, Standard SD (boot), Ethernet, 800x480 LVDS display IF, Capacitive touch (I2C), GPIO, SMP support	
<b>SOM納入物:</b>	1) Cyclone C SOC Qsevenモジュール 2) ハードソフトユーマニマニュアル 3) ブートコード, Linux BSP ソースコード, クロスコンパイラ & テストアプリケーション. WEC7 BSPは、バイナリ提供。 ソースコードが必要な場合は、営業にお問い合わせください。 注1: デバイスドライバは、iWaveのキャリアボードで使用しているチップに対応しています。 注2: MACアドレスは、事前に書き込まれております。 お客様は、MACアドレスをIEEEから購入できます。そして、ユーザマニマニュアルの手順で書き込むことができます。 注3: WEC7 OSのランタイムライセンスは、WEC7 SOMには、含まれません。 お客様は、WEC7 OSランタイムライセンスをMicrosoft殿からご購入いただく必要があります。	
<b>テクニカルサポート:</b>	1) テクニカルサポートに関しては、原則、有償になりますので、営業へお問い合わせください。 テクニカルサポートは、iWaveから提供する納品物に対して、メールで行います。 2) 追加のテクニカルサポート / 受託開発サポート / キャリアボードの開発もお手伝いしておりますので、詳細は、営業までお問い合わせください。	
<b>保証サポート条件:</b>	1. ハードウェアの保証サポート: 1年 2. 保証サポート: アイウェーフィジャパンを窓口として(翻訳、調整等)、インド・バンガロールのiWaveから実施 3. 製品の材料及び製造に起因する不具合については、無償で対応いたします。 4. 下記は、補償の対象外です: a) 納入後に、お客様により、無理な使用、損傷、改造あるいは誤使用された製品 b) 個体不良を除くCPU等のデバイスそのものに起因する不具合。 5. 保証期間内に、往復の送料、輸出入の通関諸税等が発生する場合は、お客様のご負担となります。	
<b>支払い条件等:</b>	1) 見積り有効期限: 30日 2) 支払い条件: 個別に定めます。 3) リードタイム: 個別にお問い合わせください。 納入条件: 国内指定場所 注: 動作温度範囲は、基板の動作温度範囲ではなく、搭載されているCPU等の部品の動作温度範囲です。 お客様は当社製品をシステムに組み上げた後、ターゲットソフトウェアをフルに動かした条件で、動作温度範囲の評価をしていただく必要があります。 お客様の最終製品(システム)の動作温度範囲を保証するため、場合によっては、ヒートシンクを付けていただく等の対策が必要になります。 注: 価格は、部品価格及び入手性、為替変動に応じて、予告なしに変更することがあります。	